

(19)대한민국특허청(KR)
(12) 등록특허공보(B1)

(51) 。 Int. Cl.⁷
H04B 7/155

(45) 공고일자 2004년08월16일
(11) 등록번호 10-0444732
(24) 등록일자 2004년08월06일

(21) 출원번호 10-2001-0084444
(22) 출원일자 2001년12월24일

(65) 공개번호 10-2003-0054303
(43) 공개일자 2003년07월02일

(73) 특허권자 한국전자통신연구원
대전 유성구 가정동 161번지

(72) 발명자 김광순
대전광역시유성구신성동하나아파트109동1203호

류득수
대전광역시유성구어은동한빛아파트121동301호

장일순
대전광역시유성구신성동140-7번지41/1202호

이상현
부산광역시사하구감천1동789번지유림2차아파트202동1303호

(74) 대리인 유미특허법인

심사관 : 전중성

(54) 부호 분할 다중 접속 시스템용 기지국 복조기에서의 칩연산 장치 및 그 방법과, 그 장치를 사용한 기지국 복조기

요약

본 발명은 부호 분할 다중 접속 시스템의 기지국 복조기에서의 칩 연산 장치 및 그 방법과, 이 장치를 사용한 기지국 복조기에 관한 것으로, 특히 그 칩 연산 장치는 안테나를 통해 수신되는 신호를 최소 확산 요소로 역확산하는 특징의 심볼을 생성하는 동시에, 시분할을 통해 칩 당 클럭 수 만큼의 독립적인 역확산을 수행하는 복수의 핑거 유닛; 상기 복수의 핑거 유닛에서 생성되는 상기 특징의 심볼을 스케줄링을 통해 다중화한 후, 다중화된 심볼에 대응되는 핑거 번호 꼬리표를 붙여서 출력하는 채널 스케줄러; 및 상기 채널 스케줄러에서 출력되는 신호를 참조하여 상기 복수의 핑거 유닛의 각 위치를 이동시키는 명령을 출력하는 핑거 위치 추적부를 포함한다. 본 발명에 따르면, 시분할을 통해 하나의 장치에서 칩 당 클럭 수 만큼의 독립적인 핑거의 역할을 수행하여 장치의 효율을 높이고, 여러 개의 장치에서 출력되는 다중화된 핑거 출력을 스케줄링을 통해 다시 한번 다중화함으로써 핑거의 출력을 이용하여 채널을 추정하거나 결합할 때, 하나의 장치로 시분할을 이용하여 처리하기 용이하도록 한다.

대표도

도 3

색인어

부호 분할 다중 접속 시스템, CDMA, 복조기, 복조 장치, 기지국, 칩 연산 장치, 핑거 유닛, 핑거 풀, 핑거 위치