

(19) 대한민국특허청(KR)  
(12) 등록특허공보(B1)

(51) Int. Cl. 7  
H04B 1/69

(45) 공고일자 2002년10월11일  
(11) 등록번호 10-0355270  
(24) 등록일자 2002년09월23일

(21) 출원번호 10-2000-0059804  
(22) 출원일자 2000년10월11일

(65) 공개번호 특2002-0028685  
(43) 공개일자 2002년04월17일

(73) 특허권자 한국전자통신연구원  
대전 유성구 가정동 161번지

(72) 발명자 김광순  
대전광역시유성구신성동하나아파트109-1203  
안병양  
대전광역시중구유천2동유진하나아파트113호  
한진희  
대전광역시유성구궁동과학기술원아파트101-110  
정재우  
대전광역시중구문화1동311-6삼의아파트2-312  
장일순  
충청북도청주시상당구서문동29번지

(74) 대리인 전영일

**심사관 : 정재우**

(54) 시분할 방법을 이용하는 평거와, 이를 구비한 레이크 수신기

**요약**

본 발명은 이동통신 시스템의 수신기에서 다중경로(Multipath)를 통해 들어오는 신호를 효과적으로 처리하기 위한 평거와 이를 구비한 레이크 수신기에 관한 것이다.

여러 개의 안테나로부터 수신되는 신호들을 처리함에 있어, 수신된 신호들의 시간 지연은 거의 같다는 성질과 시분할 방법을 이용하여, 한 개의 평거가 여러 개의 안테나로부터 수신된 신호들을 일괄적으로 처리한다. 이 때, 공통된 연산이 필요한 부분은 한 개의 장치가 일괄적으로 처리하고, 별도의 연산이 필요한 부분은 여러 개의 장치가 별도로 처리한다.

이로 인해, 여러 개의 안테나로부터 수신된 각각의 신호들을 한 개의 평거가 처리할 수 있는 고성능의 평거와 이를 구비한 레이크 수신기를 제공할 수 있다.

**대표도**